

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005年3月10日 (10.03.2005)

PCT

(10) 国際公開番号
WO 2005/022504 A1

(51) 国際特許分類⁷: G09G 5/00

(21) 国際出願番号: PCT/JP2004/012184

(22) 国際出願日: 2004年8月25日 (25.08.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2003-303105 2003年8月27日 (27.08.2003) JP

(71) 出願人(米国を除く全ての指定国について): NEC プラズマディスプレイ株式会社 (NEC PLASMA DISPLAY CORPORATION) [JP/JP]; 〒1088001 東京都港区芝五丁目7番1号 Tokyo (JP).

(72) 発明者; および
(75) 発明者/出願人(米国についてのみ): 佐藤 佳史 (SATO, Yoshifumi) [JP/JP]; 〒1088001 東京都港区芝五丁目7番1号 NEC プラズマディスプレイ株式会社内 Tokyo (JP).

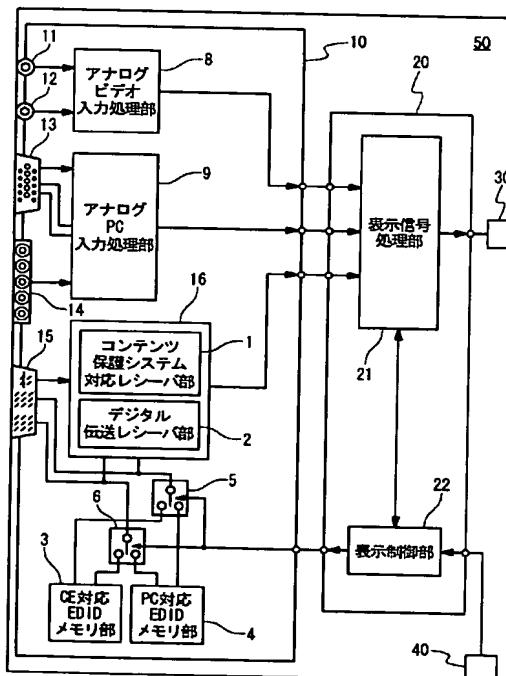
(74) 代理人: 工藤 実 (KUDOH, Minoru); 〒1400013 東京都品川区南大井六丁目24番10号 カドヤビル6階 Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,

(続葉有)

(54) Title: DISPLAY DEVICE AND DISPLAY METHOD

(54) 発明の名称: 表示装置および表示方法



8... ANALOG VIDEO INPUT PROCESSING UNIT
9... ANALOG PC INPUT PROCESSING UNIT
1... RECEIVER UNIT COMPATIBLE WITH CONTENT PROTECTION SYSTEM
2... DIGITAL TRANSMISSION RECEIVER UNIT
3... EDID MEMORY UNIT COMPATIBLE WITH CE
4... EDID MEMORY UNIT COMPATIBLE WITH PC
21... DISPLAY SIGNAL PROCESSING UNIT
22... DISPLAY CONTROL UNIT

(57) Abstract: A display device (50) includes: a plurality of input terminals (11-15) including a digital input terminal (15); a display signal processing unit (21) for selecting one of the display signals inputted from the input terminals (11-15); an EDID memory unit (3) compatible with a CE containing an EDID for a consumer device; an EDID memory unit (4) compatible with a PC containing an EDID for a personal computer; memory selection switches (5, 6) for connecting the EDID memory unit (3) compatible with the CE or the EDID memory unit (4) compatible with the PC to the digital input terminal (15); and a display control unit (22) for controlling the selection of the display signal in the display signal processing unit (21) so as to be interlocked with the switching in the memory selection switches (5, 6).

WO 2005/022504 A1

(続葉有)



NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:
— 國際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

本発明の表示装置(50)は、デジタル入力端子(15)を含む複数の入力端子(11～15)と、前記複数の入力端子(11～15)のそれぞれから入力される複数の表示信号のうちいずれかを選択する表示信号処理部(21)と、民生機器に対応するE D I Dを格納するC E対応E D I Dメモリ部(3)と、パソコン用コンピュータに対応するE D I Dを格納するP C対応E D I Dメモリ部(4)と、前記C E対応E D I Dメモリ部(3)または前記P C対応E D I Dメモリ部(4)のいずれかと前記デジタル入力端子(15)とを接続するためのメモリ切替スイッチ(5, 6)と、前記表示信号処理部(21)における前記複数の表示信号の選択と前記メモリ切替スイッチ(5, 6)におけるスイッチングとが連動するように制御する表示制御部(22)とを備える。